|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
| *voenmeh* | МИНОБРНАУКИ РОССИИ  федеральное государственное бюджетное образовательное учреждение  высшего образования  **«Балтийский государственный технический университет «ВОЕНМЕХ» им. Д.Ф. Устинова»**  **(БГТУ «ВОЕНМЕХ» им. Д.Ф. Устинова»)** | | | | | |
| БГТУ.СМК-Ф-4.2-К5-01 | | | | | |
| Факультет | |  | И |  | Информационные и управляющие системы |
|  | |  | шифр |  | наименование |
| Кафедра | |  | И5 |  | Информационные системы и программная инженерия |
|  | |  | шифр |  | наименование |
| Дисциплина | |  | Формализация процессов в ВС | | |

Лабораторная работа №1

|  |
| --- |
| Моделирование на уровне |
| цифровых логических схем |
|  |

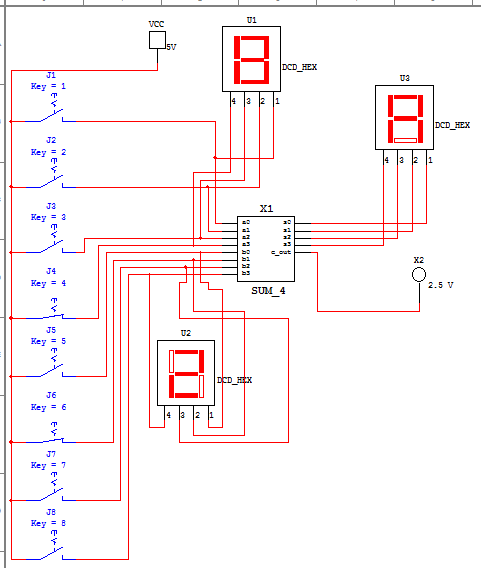
|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| Выполнил студент группы | | | |  | И9М41 |
| Трошина А.А. | | | | | |
| Фамилия И.О. | | | | | |
| **РУКОВОДИТЕЛЬ** | | | | | |
| Романов С. Л. | |  |  | | |
| Фамилия И.О. Подпись | | | | | |
| Оценка |  | | | |  |
| «\_\_\_\_\_» |  | | | | 2019 г. |

САНКТ-ПЕТЕРБУРГ

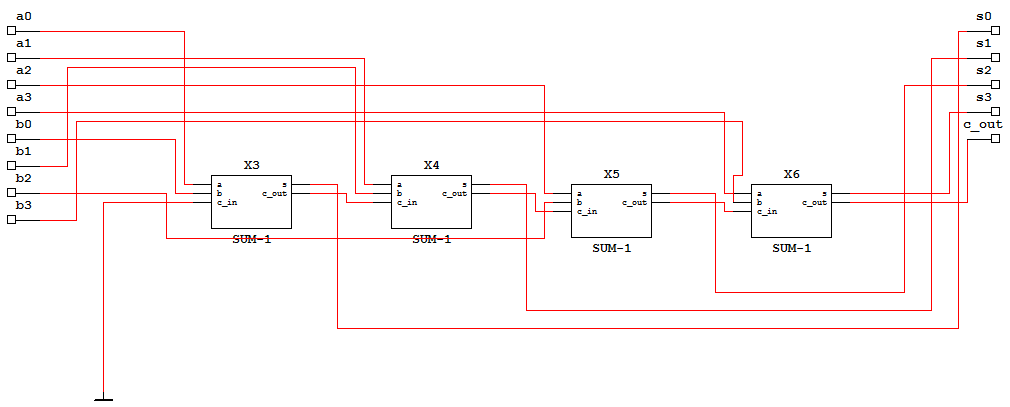
2019 г.

Цель лабораторной работы – смоделировать работу цифровой схемы (4-разрядный сумматор с последовательным переносом) на уровне логических элементов, используя программу Multisim.

Схема



Блок sum-4:



Блок SUM-1:

